

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca – Centrul Universitar Nord din Baia Mare
1.2 Facultatea	de Inginerie
1.3 Departamentul	de Inginerie Electrică, Electronică și Calculatoare
1.4 Domeniul de studii	Inginerie Electronică și Telecomunicații
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Electronică aplicată
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	IELAL706

2. Date despre disciplină

2.1 Denumirea disciplinei	Circuite logice programabile		
2.2 Aria de conținut	Electronică		
2.3 Responsabil de curs	Dr. ing. Daniel MIC – daniel.mic@cunbm.utcluj.ro		
2.4 Titularul activităților de seminar / laborator / proiect	Șef lucrări dr. ing. Claudiu LUNG – claudiu.lung@cunbm.utcluj.ro		
2.5 Anul de studiu	4	2.6 Semestrul	2
2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DS

3. Timpul total estimat (ore pe semestru al activităților didactice)

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					38
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					12
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					20
Tutoriat					2
Examinări					2
Alte activități.....					0
3.7 Total ore studiu individual					74
3.8 Total ore pe semestru					130
3.9 Numărul de credite					5

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Circuite integrate digitale, Sisteme cu CID, CAD
4.2 de competențe	

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	<ul style="list-style-type: none"> N/A
5.2. de desfășurare a seminarului / laboratorului / proiectului	<ul style="list-style-type: none"> Prezența la laborator este obligatorie

6. Competențele specifice acumulate

Competențe profesionale	<p>C2.1 Caracterizarea temporală, spectrală și statistică a semnalelor</p> <p>C2.2 Explicarea și interpretarea metodelor de achiziție și prelucrare a semnalelor</p> <p>C2.3 Utilizarea mediilor de simulare pentru analiza și prelucrarea semnalelor</p> <p>C2.4 Utilizarea de metode și instrumente specifice pentru analiza semnalelor</p> <p>C2.5 Proiectarea de blocuri funcționale elementare de prelucrare digitală a semnalelor cu implementare hardware și software</p> <p>C3.1 Descrierea funcționării unui sistem de calcul, a principiilor de bază ale arhitecturii microprocesoarelor și microcontrolerelor de uz general, a principiilor generale ale programării structurate</p> <p>C3.2 Utilizarea unor limbaje de programare de uz general și specifice aplicațiilor cu microprocesoare și microcontrolere; explicarea funcționării unor sisteme de control automat care folosesc aceste arhitecturi și interpretarea rezultatelor experimentale</p> <p>C3.3 Rezolvarea problemelor practice concrete care includ elemente de structuri de date și algoritmi, programare și utilizare de microprocesoare sau microcontrolere</p> <p>C3.4 Elaborarea de programe într-un limbaj de programare general și/sau specific, pornind de la specificarea cerințelor și până la execuție, depanare și interpretarea rezultatelor în corelație cu procesorul utilizat</p> <p>C3.5 Realizarea de proiecte care implică componente hardware (procesoare) și software (programare)</p> <p>C4.1 Definirea conceptelor, principiilor și metodelor folosite în domeniile: programarea calculatoarelor, limbaje de nivel înalt și specifice, tehnici CAD de realizare a modulelor electronice, microcontrolere, arhitectura sistemelor de calcul, sisteme electronice programabile, grafică, arhitecturi hardware reconfigurabile</p> <p>C4.2 Explicarea și interpretarea cerințelor specifice structurilor hardware și software din domeniile: programarea calculatoarelor, limbaje de nivel înalt și specifice, tehnici CAD de realizare a modulelor electronice, microcontrolere, arhitectura sistemelor de calcul, sisteme electronice programabile, grafică, arhitecturi hardware reconfigurabile</p> <p>C4.3 Identificarea și optimizarea soluțiilor hardware și software ale problemelor legate de: electronică industrială, electronică medicală, electronică auto, automatizări, robotică, producția bunurilor de larg consum</p> <p>C4.4 Utilizarea criteriilor de performanță adecvate pentru evaluarea, inclusiv prin simulare, a hardware-ului și software-ului unor sisteme dedicate sau a unor activități de servicii în care se folosesc microcontrolere sau sisteme de calcul de complexitate redusă sau medie</p> <p>C4.5 Proiectarea de echipamente dedicate din domeniile electronicii aplicate, care folosesc: microcontrolere, circuite programabile sau sisteme de calcul cu arhitectură simplă, inclusiv a programelor aferente</p> <p>C4.1 Definirea conceptelor, principiilor și metodelor folosite în domeniile: programarea calculatoarelor, limbaje de nivel înalt și specifice, tehnici CAD de realizare a modulelor electronice, microcontrolere, arhitectura sistemelor de calcul, sisteme electronice programabile, grafică, arhitecturi hardware reconfigurabile</p> <p>C4.2 Explicarea și interpretarea cerințelor specifice structurilor hardware și software din domeniile: programarea calculatoarelor, limbaje de nivel înalt și specifice, tehnici CAD de realizare a modulelor electronice, microcontrolere, arhitectura sistemelor de calcul, sisteme electronice programabile, grafică, arhitecturi hardware reconfigurabile</p> <p>C4.3 Identificarea și optimizarea soluțiilor hardware și software ale problemelor legate de: electronică industrială, electronică medicală, electronică auto, automatizări, robotică, producția bunurilor de larg consum</p> <p>C4.4 Utilizarea criteriilor de performanță adecvate pentru evaluarea, inclusiv prin simulare, a hardware-ului și software-ului unor sisteme dedicate sau a unor activități de servicii în care se folosesc microcontrolere sau sisteme de calcul de complexitate redusă sau medie</p> <p>C4.5 Proiectarea de echipamente dedicate din domeniile electronicii aplicate, care folosesc: microcontrolere, circuite programabile sau sisteme de calcul cu arhitectură simplă, inclusiv a programelor aferente</p> <p>C6.1 Definirea principiilor și metodelor ce stau la baza fabricării, reglajului, testării și depanării aparatelor și echipamentelor din domeniile electronicii aplicate</p> <p>C6.2 Explicarea și interpretarea proceselor de producție și activităților de mentenanță a aparaturii electronice, identificând punctele de testare și mărimile electrice de măsurat</p> <p>C6.3 Aplicarea principiilor de management pentru organizarea din punct de vedere tehnologic a activităților de producție, exploatare și service în domeniile electronicii aplicate</p> <p>C6.4 Utilizarea criteriilor și metodelor de evaluare a calității activităților de producție și service în domeniile electronicii aplicate</p> <p>C6.5 Proiectarea tehnologiei de fabricație și mentenanță (cu precizarea componentelor și operațiilor necesare) a unor produse de complexitate redusă și medie din domeniile electronicii aplicate</p>
Competențe transversale	

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> Dezvoltarea de competențe profesionale în domeniul proiectării, simulării și testării echipamentelor electronice bazate pe circuite logice programabile.
7.2 Obiectivele specifice	<ul style="list-style-type: none"> Asimilarea cunoștințelor teoretice privind implementarea sistemelor

	<ul style="list-style-type: none"> • Obținerea deprinderilor și abilităților necesare pentru implementarea și testarea sistemelor electronice cu circuite logice programabile
--	--

8. Conținuturi

8.1 Curs	Metode de predare	Observații
Introducere în domeniul circuitelor logice programabile.	Expunere, discuții	Videoproiector
Domenii de utilizare ale circuitelor logice programabile, criterii de performanță.		
Circuite logice programabile complexe (CPLD): generalități, familiile de circuite XILINX CPLD 9500 și CoolRunner:		
Circuite logice programabile complexe (CPLD: Arhitectura blocurilor de funcții, arhitectura blocurilor de intrare/iesire, matricea de conexiuni programabile, producatori de circuite SPLD/CPLD și medii de proiectare.		
Arii logice reconfigurabile (FPGA): generalități, descrierea seriei XC4000, blocurile logice reconfigurabile (CLB), blocurile logice de intrare/iesire (IOB), bufferele de impedanță ridicată.		
Arii logice reconfigurabile (FPGA): realizarea codificatoarelor rapide de capacitate ridicată, oscilatorul intern, interconexiunile programabile, configurarea circuitelor FPGA, producători de circuite FPGA și medii de proiectare.		
Familia de circuite FPGA Spartan și Spartan XL: generalități, caracteristici arhitectura, modalități de configurare, descrierea funcțională a principalelor blocuri constructive.		
Familia de circuite FPGA Spartan II și Spartan IIE: generalități, caracteristici arhitectura, modalități de configurare, descrierea funcțională a principalelor blocuri constructive.		
Familia de circuite FPGA Spartan 3. Introducere în familia de circuite Virtex.		
Circuitele FPGA din familia Virtex-4. Circuitele FPGA din familia Virtex 5. Comparare performanțe/preț circuite FPGA.		
Limbajul de descriere hardware (VHDL): generalități, design flow, structura unui cod VHDL.		
Limbajul de descriere hardware (VHDL): Exemple de implementare I		
Limbajul de descriere hardware (VHDL): Exemple de implementare II		
Recapitulare, pregătire examen.		

<p>Bibliografie</p> <ol style="list-style-type: none"> 1. Proiectare asistată cu Circuite logice programabile – Mic Daniel , Oniga Ștefan, editura Risoprint Cluj Napoca, 2002 2. Programmable Logic Handbook: PLD, CPLDs and FPGAs - Ashok K. Sharma 3. Electronică Digitală - Gheorghe Toacse; Dan Nicula, editura Teora, 1996 4. Circuite digitale – Oniga Ștefan, editura Risoprint Cluj Napoca, 2002. 5. HDL Chip Design, Douglas J Smith, Doone Publications, . 6. Digital System Design with VHDL, Mark Zvolinsky. 7. Digital Fundamentals - Thomas L. Floyd, editia 7, Prentice Hall PTR, 2000 8. Digital Design; Principles & Practices - John F. Wakerly , Prentice Hall PTR, 1998 <p>Material virtual</p> <ol style="list-style-type: none"> 1. Material disponibil la adresa: http://ece.ubm.ro/clp/index.htm.

8.2 Seminar / laborator / proiect	Metode de predare	Observații
Prezentare laborator, soft-uri de simulare avansată. Prezentarea placilor de test utilizate la implementările hardware. Protecția muncii	Expunere, aplicații	
Introducere în mediul XILINX ISE. Proiectarea unui sumator pe 1-bit.		
Descrierea proiectelor în schematic.		
Modalități de realizare testbench. Simularea funcțională.		
Descrierea în VHDL a circuitelor combinaționale.		
Proiectarea ierarhică. Analizarea fișierelor raport.		
Descrierea în VHDL a circuitelor secvențiale.		
Definirea constrângerilor de timp.		
Proiectarea ierarhică. Utilizarea template-urilor de cod VHDL.		
Proiectarea automatelor de stări – FSM.		
Crearea proiectelor mixte.		
Proiectarea unui controler de trafic.		

Proiectarea unui ceas digital.		
Verificare finală. Recuperări.		
Bibliografie 1. Proiectare asistată cu Circuite logice programabile – Mic Daniel , Oniga Ștefan, editura Risoprint Cluj Napoca, 2002 2. Tutorial programare VHDL 3. Tutorial programare Verilog Material virtual Material disponibil la adresa: http://ece.ubm.ro/clp/index.htm .		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

<ul style="list-style-type: none"> • Competențele dobândite vor fi necesare angajaților care își desfășoară activitatea în domeniul proiectării, simulării și testării circuitelor sau a aplicațiilor bazate pe circuite logice programabile.
--

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Expunerea unui subiect de teorie	Proba scrisă cu bilete de examen + examinare orală	70%
10.5 Seminar/Laborator	Proba practică de verificare a deprinderilor și abilităților	Examinare la finalul semestrului	30%
10.6 Standard minim de performanță			
<ul style="list-style-type: none"> • răspuns corect la cel puțin un subiect de teorie și obținerea unei note minime de 5 la evaluarea prin probă practică de laborator 			

Data completării	Titular de curs Dr. Ing. Daniel MIC	Titular de seminar / laborator / proiect Șef lucrări dr. ing. Claudiu LUNG
------------------	---	--

Data avizării în Departament	Director Departament Șef lucr. dr. ing. Liviu NEAMȚ
------------------------------	---